Seat No.:	Enrolment No.

## **GUJARAT TECHNOLOGICAL UNIVERSITY**

Diploma Engineering – SEMESTER – 3 (NEW) – EXAMINATION – Summer-2023

S	Subjec	t Code: 4330904 Date: 25-07-2023	
Subject Name: Fundamentals Of Electronics Time: 02:30 PM TO 05:00 PM Instructions:  Total Mark		02:30 PM TO 05:00 PM Total Marks: 70	
	1. 2. 3. 4. 5. 6.	Attempt all questions.  Make suitable assumptions wherever necessary.  Figures to the right indicate full marks.  Use of programmable & communication aids are strictly prohibited.  Use of non-programmable scientific calculator is permitted.  English version is authentic.	
Q.1	(a)	Explain intrinsic and extrinsic semiconductor	03
	(원) (여)	ઇનટ્રિનસિક અને એક્સ્ટ્રીન્સિક સેમીકંડકટર સમજાવો. Explain N-type semiconductor. N ટાઇપ સેમીકંડકટર સમજાવો.	04
	(c) (5)	Compare Half wave rectifier and full wave center tap rectifier with circuit diagram આકૃતિ સાથે હાફ વેવ અને સેંટરટેપ ફૂલવેવ રેકટીફાયરની સરખામણિ કરો	07
		OR	
	(c)	Write the necessity of filter in rectifiers. State different types of filters and explain	07
	(ક)	π filter ફિલ્ટર ની જરુરીયાત લખો.ફિલ્ટરના પ્રકાર જણાવો. π ફિલ્ટર સમજાવો	
Q.2	(a)	Compare three configurations of transistor. ટ્રાનસીસટરના ત્રણ પ્રકારના સંરેખણ સમજાવો	03
	(b)	Explain Class B Push Pull amplifier	04
	(બ) (c)	ક્લાસ B પુષ પુલ અમ્બ્લિફાયર સમજાવો Define α and β Derive relationship between α and β.	07
	(ક)	$\alpha$ અને $\beta$ ની વ્યાખ્યા આપો. $\alpha$ અને $\beta$ વચ્ચેનો સબંધ તારવો.	0.
Q.2	(a)	OR Explain DC load line and define Operating point.	03
<b>~</b> ·-	(અ)	ડીસી લોડલાઇન સમજાવો.ઓપરેટિંગ પોઈન્ટર્ની વ્યાખ્યા આપો.	
	(b) (식)	Explain distortion in amplifiers એમ્પ્લીફાયરમાં ડિસ્ટોર્શન સમજાવો.	04
	(c)	Define biasing of transistor. State requirements of biasing circuit? State different	0
	(ક)	method of biasing. Explain anyone. ટ્રાન્ઝીસ્ટર બાયસીંગ એટલે શું. બાયસીંગ સરકીટ ની જરૂરીયાત લખો. બાયસીંગ રીતો જણાવો. કોઈ એક રીત સમજાવો.	
Q.3	(a)	Explain RC phase shift Oscillator.	03
	(원)	RC ફેસ શિફ્ટ ઓસીલેટર સમજાવો. What is the need of cascading in amplifiers? Draw the circuit of two stage RC	04
	(બ)	coupled Amplifier and explain. એમ્પ્લીફાયરમાં કાસ્ક્રેડિંગની જરુરીયાત સમજાવો. બે સ્ટેજ વાળા RC કપલ્ડ એમ્પ્લીફાયર આકૃતિ સાથે સમજાવો.	

	(c)	Give working principle of oscillator. Give comparison between Hartley and Colpitts oscillator with circuit diagram.	07
	(ક)	ઓસીલેટરનો કાર્ય સિધ્દુાંત સમજાવો. આકૃતિ દોરી હાર્ટલી અને કોલપીટ ઓસીલેટર વચ્ચે સરખામણી કરો.	
		OR	
Q.3	(a) (신)	Write a note on Wein bridge Oscillator વેઇન બ્રિજ ઓસીલેટર વિષે ટુકનોંધ લખો.	03
	(b) (မ)	Draw the input and output characteristic of transistor in CC configuration. CC કોન્ફિગરેશનની ઇન્પુટ અને આઉટપુટ કેરેક્ટ્રોસ્ટિક સમજાવો.	04
	(c) (ક)	Classify oscillator on different basis. Discuss any one LC oscillator in detail. વિવિધ આધારે ઓસીલેટરનું વર્ગીકરણ આપો. કોઈ એક ઓસીલેટર વિસ્તારથી સમજાવો	07
Q.4	(a) (신)	Explain working of Zener diode as voltage regulator. જેનર ડાયોડને વોલ્ટેજ રેગ્યુલેટરના સંદર્ભમાં સમજાવો.	03
	(b) (မ)	Draw and explain Photovoltaic cell with characteristics ફોટોવોલટાઈક સેલની આફતિ દોરી તેની લાક્ષણિક્તા સમજાવો.	04
	(c) (s)	Draw and explain construction and characteristics of UJT UJT ની આફતિ દોરી તેનું કન્સ્ટ્કશન અને કેરેક્ટ્રીસ્ટિક સમજાવો.	07
		OR	
<b>Q.4</b>	(a)	Explain N Channel FET	03
	(અ)	N યેનલ FET સમજાવો	0.4
	(b) (어)	Draw and explain LDR with its characteristics LDRની આકૃતિ સાથે લાક્ષણિક્તા સમજાવો.	04
	(c)	Draw and explain seven segment display using LED	07
	<b>(</b> §)	સેવેન સેગમેન્ટ ડિસ્પ્લે આકૃતિ સાથે સમજાવો.	0.
Q.5	(a)	Write the Characteristic of an Ideal OPAMP.	03
	(અ)	આદર્શ OPAMPની લાક્ષણિક્તા લખો.	
	<b>(b)</b>	Explain working of UPS with block diagram.	04
	(બ)	UPS નો બ્લોક ડાયગ્રામ દોરી સમજાવો	۰-
	(c)	Draw the block diagram of electronic voltage regulator and explain the function of	07
	(ક)	each block. ઈલેકટ્રોનિક વોલ્ટેજ રેગ્યુલટર નો બ્લોક ડાયગ્રામ દોરી, દરેક બ્લોક નું કાર્ય સમજાવો.	
		OR	
Q.5	(a)	Draw and explain feedback type series voltage regulator.	03
	(અ)	ફ્રીડબેક પ્રકારનું સિરીઝ વોલ્ટેજ રેગ્યુલટર આફૃતિ દોરી સમજાવો.	
	(b)	Draw and explain SMPS.	04
	(બ)	SMPS આફતિ દોરી સમજાવો°	07
	(c)	Draw the functional block diagram of IC 555 and its pin connection. Explain IC 555 as a monostable multivibrator	07
	(ક)	IC 555 નો બ્લોક ડાયગ્રામ અને પિન જોડાણ દોરો. IC 555 મોનોસ્ટેબલ મલ્ટીવિબ્રેટર તરીકે સમજાવો	

\*\*\*\*\*